

วิทยากร:

ผู้เชี่ยวชาญจากประเทศญี่ปุ่น และผู้เชี่ยวชาญจากประเทศไทย ทั้งจากสถาบันการศึกษา และภาคอุตสาหกรรม

การสนับสนุน:

- ค่าใช้จ่ายสำหรับการดำรงชีวิตประจำวันที่พัก ห้องเช่า และค่าเดินทาง
- ค่าที่พัก ทางรัฐบาลญี่ปุ่นเป็นผู้จัดหาให้ และออกค่าใช้จ่าย โดยอยู่ในระดับมาตรฐาน
- ค่าตั๋วเครื่องบิน (ไป-กลับ)
- ค่าจัดทำ IZSA
- ค่าประกันสุขภาพ

ข้อปฏิบัติของผู้ที่ได้รับการคัดเลือก :

- หลังจากประกาศผลอย่างเป็นทางการแล้ว ทางโครงการจะติดต่อ เพื่อให้ผู้ได้รับการคัดเลือกจัดเตรียมหลักฐาน และนัดวัน เพื่อลงบันทึกในข้อตกลงร่วมกัน
- บันทึกข้อตกลงจะมุ่งเน้นเกี่ยวกับความตั้งใจเรียน และต้องไม่สร้างความเสียหายให้กับโครงการ
- หลังจากสิ้นสุดการฝึกงานที่ประเทศญี่ปุ่นแล้ว จะไม่มีเงื่อนไขหรือภาระผูกพันใดๆ กับทางโครงการ เว้นแต่ทางโครงการจะขอความร่วมมือในบางครั้ง เพื่อมาร่วมถ่ายทอดความรู้ หรือบรรยายให้กับรุ่นต่อไป เป็นต้น

หลักฐานที่ต้องเตรียม:

- หลักฐานทางการศึกษา 2 ชุด
- ประวัติและผลงาน จำนวน 2 ชุด (เป็นภาษาอังกฤษ) สำคัญ
- สำเนาบัตรประชาชน 2 ชุด
- สำเนาทะเบียนบ้าน 2 ชุด
- รูปถ่าย จำนวน 2 รูป (ถ่ายมาแล้วไม่เกิน 1 ปี)

ค่าธรรมเนียม:

ระหว่าง 85,000-100,000- บาท (รวมภาษีมูลค่าเพิ่ม 7 เปอร์เซ็นต์) หรือน้อยกว่า ขึ้นอยู่กับการสนับสนุนของหน่วยงานภาครัฐ และอุตสาหกรรมของไทย จะชำระในวันที่ได้มีการร่วมลงนามในบันทึกข้อตกลงร่วมกัน

การหมดสภาพการเข้าร่วมโครงการ

- มาเรียนไม่ครบ 80 เปอร์เซ็นต์
- ไม่ผ่านการทดสอบเกณฑ์มาตรฐานที่กำหนด

หมายเหตุ:

ทางโครงการขอสงวนสิทธิ์ ไม่คืนค่าธรรมเนียมให้กับผู้ที่ละเลย ไม่ปฏิบัติตามข้อกำหนดของโครงการ และสามารถในการปรับเปลี่ยนการดำเนินการโครงการได้ตามความเหมาะสม



สอบถามข้อมูลเพิ่มเติมได้ที่

สมาคมสมองกลฝังตัวไทย
ชั้น 4 อาคารซีทีทาวเวอร์ 2 ถนนรัชดาภิเษก
เขตดินแดง กรุงเทพฯ 10400
โทรศัพท์: 02-641-1960-1
โทรสาร: 02-641-1597
email: khanistha@tesa.or.th
website : www.tesa.or.th

เอกสารประชาสัมพันธ์

โครงการพัฒนาบุคลากรทางด้านระบบ สมองกลฝังตัวรุ่นที่ 2 (Embedded Systems Training Alliance for Thai Engineer: ESTATE 2007)

โดย
JETRO, AOTS, TPA และ TESA



หลักการและเหตุผล :

Embedded Systems Technology หรือเทคโนโลยีระบบสมองกลฝังตัว เป็นเทคโนโลยีที่แวกล้อมูรอบตัวเราในลักษณะที่แฝงไว้ในอุปกรณ์เครื่องใช้ไฟฟ้าและอิเล็กทรอนิกส์ต่างๆ ซึ่งนับวันจะมีอิทธิพล และมีความสำคัญต่อการดำเนินชีวิตประจำวันของทุกคนในปัจจุบันนี้ไปแล้ว ด้วยความพิเศษของระบบสมองกลฝังตัวที่ช่วยตอบสนองความต้องการที่หลากหลายในการดำเนินชีวิตในได้เป็นอย่างดีแล้ว การพัฒนาอุปกรณ์ และเครื่องมือเครื่องใช้ดังกล่าว จึงมีความสำคัญ และจำเป็นเร่งด่วน เพื่อให้ทันต่อการเติบโตของผู้บริโภค และความต้องการของภาคอุตสาหกรรม

ด้วยเหตุผลดังกล่าวข้างต้น ทำให้มีความต้องการบุคลากรที่มีความรู้ความสามารถเกี่ยวกับระบบสมองกลฝังตัวเป็นจำนวนมาก และประเทศไทยก็เป็นฐานในการส่งออกเครื่องใช้ไฟฟ้าและอิเล็กทรอนิกส์ ตลอดจนยุทธศาสตร์ของประเทศในการเป็นศูนย์กลางการผลิตระดับโลกด้วย ทางสมาคมส่งเสริมเทคโนโลยีไทย-ญี่ปุ่น และสมาคมสมองกลฝังตัวไทย จึงมีแนวความคิดที่จะพัฒนานักออกแบบทางด้านระบบสมองกลฝังตัวขึ้น เพื่อให้สามารถตอบสนองความต้องการของภาคอุตสาหกรรม และแข่งขันได้ในเวทีโลก ตลอดจนการสร้างเครือข่ายนักพัฒนาให้มีการเชื่อมโยง และต่อยอดเทคโนโลยี เพื่อนำไปใช้ในการสร้างนวัตกรรม และช่วยในการพัฒนาอุตสาหกรรมของประเทศต่อไป

เป้าหมาย:

เพื่อส่งเสริมและสร้างนักออกแบบและพัฒนาทางด้านระบบสมองกลฝังตัวในประเทศไทย ให้สามารถสนองตอบต่อความต้องการของภาคอุตสาหกรรม และแข่งขันได้ในเวทีระดับโลก

วัตถุประสงค์ :

- เพื่อเร่งพัฒนาบุคลากรทางด้าน *Embedded Systems* เพื่อตอบสนองความต้องการของ ภาคอุตสาหกรรม ทั้งภายในและต่างประเทศ
- เพื่อสร้างอุตสาหกรรม *Embedded Systems*
- เพื่อให้เกิดการเชื่อมโยงระหว่างนักพัฒนาภาคอุตสาหกรรม
- เพื่อสนับสนุนให้มีการเรียนการสอนทางด้าน *Embedded Systems*

ผลที่คาดว่าจะได้รับ:

1. มีบุคลากรที่มีความเชี่ยวชาญทางด้าน *Embedded Systems* เพิ่มขึ้น
2. มีศักยภาพในการรับงานทางด้าน *Embedded Systems* จากต่างประเทศ ตลอดจนเป็นแรงจูงใจให้บริษัทต่างชาติเข้ามาลงทุนทางด้าน *Embedded Systems* มากขึ้น
3. เกิดความร่วมมือระหว่างภาคอุตสาหกรรมทั้งในและต่างประเทศ
4. เกิดสังคมแห่งการเรียนรู้และพัฒนาทางด้าน *Embedded Systems* อย่างต่อเนื่อง

ผู้รับผิดชอบ:

- **Thai** : สมาคมส่งเสริมเทคโนโลยีไทย-ญี่ปุ่น (TPA) และสมาคมสมองกลฝังตัวไทย (TESA)

- **Japanese Government** : JETRO, AOTS

ระยะเวลา :

18 เดือน (มิถุนายน 2550-ธันวาคม 2551)

คุณสมบัติของผู้เข้าร่วมโครงการ :

- จบการศึกษาระดับปริญญาตรี ขึ้นไป ทางด้านวิศวกรรมศาสตร์ หรือสาขาที่เกี่ยวข้อง
- อายุไม่เกิน 35 ปี
- ผ่านเกณฑ์ทหาร

การคัดเลือก :

จะเปิดรับสมัคร มีการทดสอบเบื้องต้นเกี่ยวกับ *Embedded Systems* และสอบสัมภาษณ์เดือนพฤษภาคม 2550

การฝึกอบรม:

จัดอบรมในประเทศไทยจำนวน 6 เดือน โดยในช่วงเช้าจะมีการเรียนภาษาญี่ปุ่น ส่วนช่วงบ่ายจะเป็นการเรียนทฤษฎี และทำ Lab ทางด้าน *Embedded Systems* และไปทำงานจริงกับบริษัทในประเทศญี่ปุ่นเป็นเวลา 12 เดือน

สถานที่ฝึกอบรม:

สมาคมส่งเสริมเทคโนโลยีไทย-ญี่ปุ่น (TPA) ซอยสุขุมวิท 29